

科目名	電子回路 I	英語科目名	Electronics circuit I	
開講年度・学期	平成 23 年度・前期	対象学科・専攻・学年	電子制御工学科 3 年	
授業形態	講義	必修 or 選択	必修	
単位数	1 単位	単位種類	履修単位 (30h)	
担当教員	市村智康	居室 (もしくは所属)	電子制御工学科棟 3 階	
電話	0285-20-2260	E-mail	ichimura @ oyama-ct. ac. jp	
授業の達成目標		授業達成目標との対応		
1. 基本的な電子回路の機能を理解し, 説明できる.		③ ④	小山高専の 教育方針	学習・教育 目標 (JABEE)
2. 基本的な電子回路を解析できる.				JABEE 基準 要件
各達成目標に対する達成度の具体的な評価方法				
達成目標 1 ~ 2 : 中間・期末試験と小テスト、およびレポートの総合評価において 60%以上の成績で達成とする。				
評価方法				
評価は下記 3 項目によって行う。 1. 中間試験結果 2. 期末試験結果 3. 小テスト・提出課題の内容 ただし、中間成績は、中間試験結果とする。				
授業内容				
1. 半導体の性質 [1] 2. pn 接合ダイオードとその特性 [2] 3. トランジスタの基本回路 [3] 4. (前期中間試験) [1] 5. トランジスタの電圧増幅作用 [3] 6. トランジスタのバイアス回路 [3] 7. トランジスタ増幅回路の等価回路 [2]  (前期期末試験) ※ “[ ]” 内は授業週数				
キーワード	半導体、pn 接合、ダイオード、トランジスタ、小信号等価回路			
教科書	大類 重範「アナログ電子回路」 日本理工出版会 (1999)			
参考書	授業中に資料を配布。			
カリキュラム中の位置づけ				
前年度までの関連科目	電気回路 I ~ IV			
現学年の関連科目	電子回路 II			
次年度以降の関連科目	電子回路 III			
連絡事項				
授業方法は、演習を中心とし、小テスト・課題提出も課します。				
シラバス作成年月日	平成 23 年 2 月 14 日			